

El BSC-CNS y Microsoft investigan en chips de núcleo múltiple

[20-04-2006]

Microsoft invertirá un millón de dólares para investigar, junto con el BSC-CNS de Barcelona, cómo serán los futuros ordenadores basados en procesadores de núcleo múltiple.

El Barcelona Supercomputing Center Centro Nacional de Supercomputación (BSC-CNS) y Microsoft han puesto en marcha un proyecto de investigación en el ámbito de arquitectura computacional, para cuyo desarrollo la compañía de Bill Gates destinará cerca de un millón de dólares en el plazo de los dos próximos años. Liderada por el equipo del profesor Mateo Valero, director del BSC-CNS, la iniciativa nace con el reto de investigar cómo serán los ordenadores de los próximos años, incidiendo en arquitecturas informáticas basadas en procesadores de núcleo múltiple. Con esta inversión inicial se hará frente a los gastos derivados del trabajo de un equipo formado por diez investigadores y un `cluster` de servidores Windows sobre el que se desarrollarán los trabajos, además del necesario soporte de expertos en arquitecturas de computadores de Microsoft, que analizarán el modo de desarrollar los chips del futuro que contarán con más de 100 procesadores- .

Se espera que esta colaboración repercuta positivamente en áreas que, como la simulación aeronáutica y automovilística, la astrofísica o el estudio de proteínas, órganos humanos, fármacos o de la atmósfera, requieran de una muy elevada potencia de proceso

Mateo Valero, director del BSC -CNS, ha indicado que *"la ley de Moore continuará al menos 20 años más, pero ya hoy en día no se está aprovechando toda la capacidad de integración de transistores para aumentar la velocidad de los procesadores. La tecnología está evolucionando hacia chips que contendrán muchos procesadores dentro de ellos"*.

Carlos Grau, director de Microsoft en Cataluña, comentó que Microsoft ha elegido el BSC-CNS *"por el talento, conocimiento y experiencia en el campo de la investigación del equipo del profesor Mateo Valero, un grupo líder mundial en el ámbito del High Performance Computing"*.