

[Multi-State Processor: Arquitectura sin ROB y con recuperaciones Precisas](#)

Authors: [González, Isidro](#) / [Galluzzi, Marco](#) / [Cristal, Adrián](#) / [Valero, Mateo](#)

Publication: II Congreso Español de Informática (CEDI 2007)

Place Published: Zaragoza, Spain

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 29 Sep 2023 - 12:05): <https://www.bsc.es/es/research-and-development/publications/multi-state-processor-arquitectura-sin-rob-y-con>