

TERAFLUX: Harnessing dataflow in next generation teradevices

Authors: [Giorgi, Roberto](#) / [Badia, Rosa](#) / [Bodin, Francois](#) / [Cohen, Albert](#) / [Evripidou, Paraskevas](#) / [Faraboschi, Paolo](#) / [Gao, Guang](#) / [Garbade, Arne](#) / [Gayatri, Rahul](#) / [Girbal, Sylvain](#) / [Goodman, Daniel](#) / [Koliai, Souad](#) / [Lujan, Mikel](#) / [Mendelson, Avi](#) / [Morin, Laurent](#) / [Navarro, Nacho](#) / [Patejko, Tomasz](#) / [Pop, Antoniu](#) / [Trancoso, Pedro](#) / [Ungerer, Theo](#) / [Watson, Ian](#) / [Weis, Sebastian](#) / [Zuckermann, Stephane](#) / [Valero, Mateo](#)

Publication: Microprocessors and Microsystems

Volume / Number / Pagination: 38 / 8 / 976?990

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 21 set 2024 - 10:16): <https://www.bsc.es/ca/node/40928>