

## [parMERASA Multi-Core Execution of Parallelised Hard Real-Time Applications Supporting Analysability](#)

**Authors:** [Ungerer, Theo](#) / [Bradatsch, Christian](#) / [Gerdes, Mike](#) / [Kluge, Florian](#) / [Jahr, Ralf](#) / [Mische, Jörg](#) / [Fernandes, Joao](#) / [Zaykov, Pavel](#) / [Zlatko, Petrov](#) / [Boddeker, Bert](#) / [Kehr, Sebastian](#) / [Regler, Hans](#) / [Hugl, Andreas](#) / [Rochange, Christine](#) / [Ozaktas, Haluk](#) / [Casse, Hugues](#) / [Armelle, Bonenfant](#) / [Sainrat, Pascal](#) / [Lay, Nick](#) / [Broster, Ian](#) / [George, David](#) / [Panic, Milos](#) / [Quinones, Eduardo](#) / [Cazorla, Francisco](#) / [Abella, Jaume](#) / [Uhrig, Sascha](#) / [Rohde, Mathias](#) / [Pyka, Arthur](#)

**Teams:** [Computer Architecture - Operating Systems \(CAOS\)](#)

**Publication:** Euromicro Conference on Digital System Design, DSD 2013

**Place Published:** Santander, Spain

**Pagination:** 363?370

**Paraules clau:** [Aerospace electronics](#), [automotive](#), [Automotive engineering](#), [avionics](#), [complex control algorithms](#), [construction machinery](#), [embedded multicore processor](#), [Embedded systems](#), [hard real-time](#), [hard real-time embedded systems](#), [industrial hard real-time programs](#), [many-core](#), [mixed criticality demands](#), [multi-core](#), [multicore execution](#), [Multicore processing](#), [multiprocessing systems](#), [parallel](#), [Parallel Programming](#), [parallelised hard real-time applications](#), [parMERASA](#), [Real-time systems](#), [Software](#), [Timing](#), [verification tools](#), [wcet](#), [WCET analysis](#)

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

---

**Source URL (retrieved on 22 set 2021 - 10:02):** <https://www.bsc.es/ca/node/40600>